

\$05000000	WRAM	\$00000000	FB	\$01000000	VSU	\$01000400	VSU	\$02000000	MISC	\$07000000	ROM	\$00078000	CHAR
\$05000000	WRAM	\$00000000	FB	\$01000000	VSU	\$01000400	VSU	\$02000000	MISC	\$07000000	ROM	\$00078000	CHAR

Cache OFF

Cache ON

Values:  
Hexadecimal in units  
of 100 us (timer) for  
\$10000loops + overhead  
Note:  
Display OFF during test

049b 049c 049c 049c 049c 049b 049c	0419 0418 0418 0419 0419 0419 0418
049b 049c 049c 049c 049c 049b 049c	0419 0419 0418 0418 0419 0419 0419
05a1 05a2 05a2 05a1 05a2 05a2 05a2	051f 051f 051e 051f 051f 051f 051f
0395 0396 0396 0395 0396 0396 0395	0313 0313 0312 0312 0312 0313 0313
0395 0396 0396 0395 0396 0395 0395	0312 0313 0313 0312 0312 0312 0313
0395 0396 0395 0395 0396 0395 0396	0312 0312 0313 0313 0313 0312 0312
0a3e 0a3e 0a3d 0a3e 0a3e 0a3d 0a3e	06a8 06a8 06a8 06a8 06a8 06a8 06a8
0a3e 0a3e 0a3d 0a3e 0a3d 0a3d 0a3e	06a9 06a8 06a8 06a8 06a8 06a8 06a8
0c4a 0c4a 0c4a 0c4a 0c4a 0c4a 0c4a	08b4 08b4 08b4 08b4 08b5 08b5 08b4
0ac1 0ac1 0ac0 0ac1 0ac0 0ac0 0ac1	072b 072b 072b 072c 072b 072b 072b
0ac1 0ac0 0ac0 0ac1 0ac0 0ac1 0ac1	072c 072b 072b 072b 072b 072b 072b
0dd3 0dd3 0dd3 0dd3 0dd3 0dd3 0dd3	0a3d 0a3d 0a3d 0a3d 0a3e 0a3e 0a3e
0ac1 0ac1 0ac0 0ac1 0ac1 0ac0 0ac1	072c 072b 072b 072b 072b 072b 072b
0ac1 0ac1 0ac0 0ac1 0ac1 0ac0 0ac1	072b 072b 072b 072b 072b 072b 072b
0dd3 0dd3 0dd3 0dd3 0dd3 0dd3 0dd3	0a3e 0a3d 0a3d 0a3d 0a3e 0a3e 0a3e
0f5c 0f5d 0f5c 0f5c 0f5c 0f5c 0f5c	09ba 09bb 09bb 09ba 09ba 09ba 09bb
0f5c 0f5c 0f5d 0f5c 0f5c 0f5d 0f5c	09bb 09ba 09ba 09bb 09bb 09bb 09ba
147b 147b 147b 147b 147b 147b 147b	0ed9 0ed9 0eda 0ed9 0ed9 0ed9 0ed9
16e1 1998 16e1 16e1 16e1 17a0 1999	07b9 0aee 07b9 07b9 07b9 0850 0aee
16e1 1999 16e1 16e0 16e1 17a1 1999	07b9 0aeb 07b9 07b9 07b9 0850 0aee
18e8 1f81 18e8 18e7 18e8 1999 1f81	09e0 102a 09e0 09e0 09e0 0a70 102a
16e1 17a1 16e1 16e1 16e1 17a1 17a1	05e2 05e2 05e2 05e2 05e2 05e2 05e2
16e0 17a1 16e1 16e1 16e1 17a1 17a1	05e2 05e2 05e1 05e2 05e2 05e1 05e1
13b0 152f 13b0 13b1 13b0 152f 1500	05e2 05e2 05e2 05e1 05e1 05e2 05e2
2e85 3333 2e85 2e85 2e85 2f43 3333	0e49 158e 0e49 0e48 0e49 1040 158e
2e85 3332 2e85 2e85 2e85 2f42 3333	0e49 158e 0e49 0e49 0e49 1040 158e
2f43 3f04 2f43 2f42 2f43 3483 3f03	144b 234e 144a 144b 144b 18d2 234f
2d36 3501 2d36 2d37 2d36 2fb1 3502	0c68 12ee 0c68 0c68 0c69 0da7 12ee
2d37 3501 2d37 2d36 2d37 2fb0 3501	0c69 12ed 0c69 0c68 0c69 0d36 12ed
34f6 4444 34f6 34f7 34f6 3a56 4444	1256 2221 1256 1256 1256 17a0 2221
28f6 3030 28f5 28f5 28f5 2a3a 302f	0b11 12e7 0b11 0b11 0b11 0da7 12e7
28f5 302f 28f5 28f5 28f5 2a3a 3030	0b11 12e7 0b11 0b11 0b11 0da6 12e7
34f6 4444 34f6 34f7 34f6 3a56 4444	12f6 229d 12f6 12f5 12f6 182f 229c
36bb 4759 36be 36bb 36bb 3f6e 4759	1110 1b6d 1110 1110 1110 139b 1b6d
36bb 4759 36bb 36bb 36bb 3f6e 4759	1111 1b6d 1110 1110 1110 139b 1b6e
428e 5a1c 428e 428f 428e 4a44 5a1c	1a01 3275 1a01 1a00 1a01 22b6 3274

in.b [r10],r12  
in.h [r10],r12  
in.w [r10],r12

st.b [r10],r12  
st.h [r10],r12  
st.w [r10],r12

LS:  
in.b [r10],r12; st.b [r10],r12  
in.h [r10],r12; st.h [r10],r12  
in.w [r10],r12; st.w [r10],r12

LLSS:  
in.b; in.b; st.b; st.b  
in.h; in.h; st.h; st.h  
in.w; in.w; st.w; st.w

LLSS with aad -1 inbetween:  
in.b; in.b; st.b; st.b  
in.h; in.h; st.h; st.h  
in.w; in.w; st.w; st.w

LLLLSS

in.b [r10],r12  
in.h [r10],r12  
in.w [r10],r12

st.b [r10],r12  
st.h [r10],r12  
st.w [r10],r12

LS:  
in.b [r10],r12; st.b [r10],r12  
in.h [r10],r12; st.h [r10],r12  
in.w [r10],r12; st.w [r10],r12

LLSS:  
in.b; in.b; st.b; st.b  
in.h; in.h; st.h; st.h  
in.w; in.w; st.w; st.w

LLSS with aad -1 inbetween:  
in.b; in.b; st.b; st.b  
in.h; in.h; st.h; st.h  
in.w; in.w; st.w; st.w

LLLLSS

\$05000000	WRAM	\$00000000	FB	\$01000000	VSU	\$01000400	VSU	\$02000000	MISC	\$07000000	ROM	\$00078000	CHAR
\$05000000	WRAM	\$00000000	FB	\$01000000	VSU	\$01000400	VSU	\$02000000	MISC	\$07000000	ROM	\$00078000	CHAR

Code:  
call init\_timer  
movw \$10000, r11  
\_loop0  
in.b [r10],r12  
add -1, r11  
bne \_loop0  
call plot\_debug